## WELTORGANISATION FÜR GEISTIGES EIGENTUM

Internationales Büro

INTERNATIONALE ANMELDUNG VERÖFFENTLICHT NACH DEM VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES PATENTWESENS (PCT)

(51) Internationale Patentklassifikation 5:

G06K 19/06

A1

(11) Internationale Veröffentlichungsnummer:

WO 92/08209

(43) Internationales

Veröffentlichungsdatum:

14. Mai 1992 (14.05.92)

(21) Internationales Aktenzeichen:

PCT/DE91/00803

(22) Internationales Anmeldedatum: 12. Oktober 1991 (12.10.91)

(30) Prioritätsdaten:

P 40 34 225.5

26. Oktober 1990 (26.10.90)

(71)(72) Anmelder und Erfinder: JURISCH, Reinhard [DE/ DEl; Zschopauerstr. 3, D-5067 Erfurt (DE).

(74) Anwalt: PFEIFFER, Rolf-Gerd; Pfeiffer & Partner, Helmholtzweg 4, D-6900 Jena (DE).

(81) Bestimmungsstaaten: AT (europäisches Patent), BE (europäisches Patent), CH (europäisches Patent), DE (europäisches Patent), DK (europäisches Patent), ES (europäisches Patent), sches Patent), FR (europäisches Patent), GB (europäisches Patent), GR (europäisches Patent), IT (europäisches Patent), JP, KR, LU (europäisches Patent), NL (europäisches Pate ropäisches Patent), SE (europäisches Patent), US.

Veröffentlicht

Mit internationalem Recherchenbericht.

(54) Title: DATA SUBSTRATE FOF IDENTIFICATION SYSTEMS

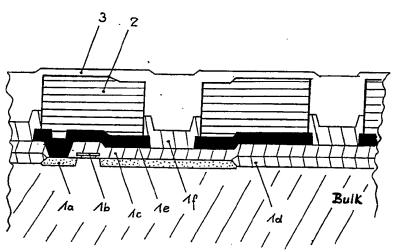
(54) Bezeichnung: DATENTRÄGER FÜR IDENTIFIKATIONSSYSTEME

#### (57) Abstract

The invention relates to a data substrate for identification systems which is preferably used in "ident-systems" which are preferably needed in many fields of automation, e.g. for independent tool or pallet recognition. The purpose of the invention which is to provide a data substrate which, with extreme miniaturisation, has at the same time the necessary transmission effectiveness at the highest possible transmission frequency, is attained by the invention in that all integrated circuits are integrated monolithically on one chip and at least one aerial coil is directly and firmly connected above the active semiconductor surfaces on the chip on partial regions of the uppermost conductor track monolithically.

#### (57) Zusammenfassung

Die Erfindung betrifft einen Datenträger für Identifikationssysteme, der vornehmlich in sogenannten Ident-Systemen zur Verwendung gelangt, die bevorzugt in vielen Bereichen der Automation bspw. zur selbstständigen Werkzeug- oder Palettenerkennung benötigt werden. Die Aufgabe der Erfindung, einen Datenträger zu schaffen, der bei einer weitergehenden Miniaturisierung gleichzeitig über die erforderliche Übertragungseffektivität bei möglichst hoher Übertragungsfrequenz verfügt, wird erfindungsgemäß dadurch gelöst, daß alle integrierten Schaltungen monolithisch auf einem Chip integriert angeordnet sind und wenigstens eine Antennenspule unmittelbar fest verbunden direkt oberhalb der aktiven Halbleiterflächen auf dem Chip auf Teilbereiche der obersten Leitbahnen monolithisch aufgebracht ist.



J

## LEDIGLICH ZUR INFORMATION

Code, die zur Identifizierung von PCT-Vertragsstaaten auf den Kopfbögen der Schriften, die internationale Anmeldungen gemäss dem PCT veröffentlichen.

AT AU	Österreich Australien	ES Fl	Spanien Finnland	ML MN	Mali Mongolei
BB	Barbados	FR	Frankreich	MR	Mauritanien
BE	Belgien	GA	Gabon	MW	Malawi
BF	Burkina Faso	GB	Vereinigtes Königreich	NL	Niederlande
BC	Bulgarien	GN	Guinea	NO	Norwegen
BJ	Benin	GR	Griechenland	PL	Polen
BR	Brasilien	HU	Ungarn	RO	Rumänien
CA	Kanada	IT	Italien	SD	Sudan
CF	Zentrale Afrikanische Republik	JP	Japan .	SE	Schweden
CC	Kongo	KP	Demokratische Volksrepublik Korea	SN	Senegal
CH	Schweiz	KR	Republik Korea	su+	Soviet Union
CI	Côte d'Ivoire	LI	Licchtenstein	TD	Tschad
CM	Kamerun	LK	Sri Lanka	TG	Togo
cs	Tschechoslowakei	LU	Luxemburg	US	Vereinigte Staaten von Amerika
DE	Deutschland	MC	Monaco		Total Amerika
DK	Dänemark	MG	Madagaskar		

<sup>+</sup> Die Bestimmung der "SU" hat Wirkung in der Russischen Föderation. Es ist noch nicht bekannt, ob solche Bestimmungen in anderen Staaten der ehemaligen Sowjetunion Wirkung haben.

-BNSDOCID: <WO\_\_\_\_\_9208209A1\_I\_>

1

## Datenträger für Identifikationssysteme

Die Erfindung betrifft einen Datenträger für Identifikationssysteme, der vornehmlich in sogenannten Ident-systemen zur Verwendung gelangt, die bevorzugt in vielen Bereichen der Automation bspw. zur selbstständigen Werkzeugoder Palettenerkennung benötigt werden.

Aus dem Stand der Technik sind solche Datenträger an sich bekannt. Die weitverbreitetsten sind die sogenannten Chipkarten (z.B. DE-PS 3.721.822 und EP 79.047), bei denen zur Anbringung der Antennenspulen an separate integrierte Einzelschaltungen ein hinreichender Platz zur Verfügung steht. An solche Karten werden keine sehr hohen Anfordetungen bzgl. der übertragungseffektivität, d.h. an den Spannungs-bzw. Leistungsübertragungsfaktor, gestellt.

Eine Lösung, die in DE-PS 3.721.822 beschrieben ist, bei der die Antennenspule zwar klein ausgeführt ist, in dem sie um den Halbleiterchip, außerhalb aktiver Halbleiterbe-20 reiche, gelegt wurde, ist technologisch durch gleichzeitige Strukturierung der Leitbahn- und Spulenstrukturen leichter herstellbar, gewährleistet aber keine hohe Übertragungseffektivität, weil die parasitären Kapazitäten und die Schichtwiderstände ein zu hohes Widerstands-Kapazitätsprodukt bewirken. Anders sind die Verhältnisse bei Datenträgern, die z.B. zur Werkzeugerkennung, durch kontaktlose induktive Energie- und Signalübertragung mit einer Lese- oder Schreib-/Leseeinheit in Wechselwirkung treten, eingesetzt werden; hier ist eine hohe Übertra-30 gungseffektivität erforderlich.

Diese Bauformen sind ausschließlich als hybride Aufbauten erhältlich. Bei ihnen wird eine hohe Güte der Antennenspulen durch gewickelte Spulen, die mit den anderen separaten Bauelementen gebondet verbunden sind, erreicht. Diese

ŋ

Datenträger müssen dann in, in das Werkzeug einzubringende Bohrungen eingesetzt werden. Sowohl der konstruktive Aufbau dieser Datenträger, der eine relativ große Bauform bedingt, als auch die Art ihrer Anbringung im Werkzeug erfordern einen hohen technologischen Aufwand durch die notwendige Verbindung der Einzelkomponenten wie Spule, Logikschaltung, Speicherschaltung und Versorgungsspannungaufbereitung, was letztendlich auch zu ent sprechend teuren Datenträgern führt.

10

Der Erfindung liegt deshalb die Aufgabe zugrunde, einen Datenträger zu schaffen, der bei einer weitergehenden Miniaturisierung gleichzeitig über die erforderliche Übertragungseffektivität bei möglichst hoher Übertragungsfrequenz verfügt. Weiterhin liegt der Erfindung die Aufgabe zugrunde eine effektive Energieeinkopplung in mikroelektronische Bauelemente zu ermöglichen.

Erfindungsgemäß wird die Aufgabe durch die in den Patent20 ansprüchen aufgeführten Mittel gelöst. Bei der Erfindung sind die Schaltung zum Decodieren, die Speicherschaltung, die Schaltung zur Aufbereitung der Versorgungsspannung für die elektronischen Schaltungen und die Antennenspule(n) auf einem Chip integriert, wodurch die kostenträchtige 25 Montage zwischen den einzelnen Komponenten entfällt, die Störanfälligkeit vermindert und die geometrischen Maße des Datenträgers stark minimiert werden. Durch die erfindungsgemäße Ausgestaltung und Anbringung der Antennenspule(n) gelingt es, eine hohe Spulengüte zu realisieren, die einen 30 hohen Spannungs- bzw. Leistungsübertragungsfaktor bedingt.

Die Erfindung soll nachstehend anhand zweier Ausführungsbeispiele näher erläutert werden. Dabei zeigt:

2

- Fig. 1 einen Querschnitt durch einen Datenträger nach Anspruch 1 mit einer auf den oberen Leitbahnbereichen monolithisch aufgebrachten niederohmigen Spule.
- 5 Fig. 2 einen Querschnitt durch einen Datenträger nach Anspruch 1 und 2 mit einer auf einer planarisierten Passivierungsschicht aufgebrachten niederohmigen Spule.
- 10 Die Figur 1 zeigt eine Ausführung erfindungsgemäßen Datenträgers, bei dem die integrierte Spule monolithisch und kompatibel zur bisher bekannten Halbleitertechnologie sowie in direktem Kontakt mit der Leitbahn der Halbleiterstruktur ausgeführt ist und im Flächenbereich der aktiven 15 Halbleiterstruktur angeordnet ist.
  - Auf einem Halbleitersubstrat "Bulk" befindet sich eine Halbleiterstruktur bestehend aus Diffusionsgebieten 1a, Polysiliziumgate 1b, Feldisolation 1d, Zwischenisolation 1c, Metallschichtleitbahn 1e und Passivierungsschicht 1f,
- 20 die zur erfindungsgemäß integrierten Schaltung des Chips gehört.
  - Die Metallschicht 1e und die Fenster in der Passivierungsschicht 1f sind entsprechend dieser Ausführung in ihrer lateralen Geometrie, bis auf technologisch notwendige
- 25 Überlappungen, identisch der gemäß der Erfindung aufgebrachten niederohmigen Spulenwindungen 2 gestaltet. Die niederohmigen Spulenwindungen bestehen dabei aus Metallen hoher elektrischer Leitfähigkeit, sind elektrisch zur Metallschicht 1e kontaktiert und z.B. für eine Übertra-
- 30 gungsfrequenz von 2 MHz mit einer Schichtdicke von 8μm, einer Stegbreite von ca. 15μm und einem Abstand von ca. 10 μm dimensioniert ausgeführt.

Die Figur 2 zeigt eine Ausführung erfindungsgemäßen Daten-

### **ERSATZBLATT**

1

trägers, bei dem die integrierte Spule monolithisch und kompatibel zur bisher bekannten Halbleitertechnologie oberhalb der Passivierungsschicht 1f der Halbleiterstruktur ausgeführt ist und gemäß der Erfindung im Flächenbe-

- 5 reich der aktiven Halbleiterstruktur angeordnet ist.
  Das Halbleitersubstrat "Bulk", die Diffusionsgebiete 1a,
  der Polysiliziumsteg 1b, die Feldisolation 1d und die
  Passivierungsschicht 1f gehören zur erfindungsgemäß inte-
- grierten Schaltung des Chips, wobei die Passivierungs10 schicht vorteilhafter Weise in ihrer Oberfläche planarisiert ist. Die elektrische Verbindung zwischen Metallisierungsschicht 1e und niederohmiger Spule 2 ist über ein
  lokales Kontaktfenster hergestellt. Bei gleicher Geometrie
  der niederohmigen Spulenwindungen wie in Figur 1 werden
  15 hierbei aber höhere Frequenzen erzielt.
- Im Vergleich zur Figur 1 kann in Figur 2 auch die Metallisierungsschicht 1e beliebig unabhängig von Spule 2 genutzt werden. Im Besonderen kann die Metallisierungsschicht 1e als weitere Spule ausgelegt sein, die unter anderen
- 20 Bedingungen z.B. Frequenz, Ubertragungseffizienz oder Ankopplung an verschiedene Schaltungsfunktionen auf dem Chip arbeitet.
  - Die Antennenspule kann vertikal und/oder horizontal in mehrere Teilspulenbereiche unterschiedlichen elektrischen
- 25 Widerstands aufgeteilt sein und die einzelnen Spulenbereiche können zumindest teilweise miteinander in elektrischen
  Kontakt gebracht und mittels verschiedener Anzapfungen mit
  einem Schaltungsteil zur Gewinnung mindestens der Versorgungsspannung und/oder der Signalmodulation und/oder
- 30 -demodulation verbunden sein. Der magnetische Wickelsinn der Spulen kann gleich oder entgegengesetzt verlaufen. Ebenso können die Verhältnisse bei Aufteilung einzig der niederohmigen Spule gestaltet sein.

In beiden genannten Ausführungsbeispielen ist zur Herstellung zumindest der niederohmigen Spule die sogenannte Bump-Technologie eingesetzt worden. Dadurch gelingt deren monolithische Integration in einem waferprozeßkompatiblen

- 5 Verfahrensschritt. Bevorzugt ist die niederohmige Spule im wesentlichen aus Gold bestehend ausgeführt.
  - In beiden Figuren dient die Endpassivierung der mechanischen Stabilisierung der niederohmigen Spulenwindungen 2 sowie dem Gesamtschutz des integrierten Chips.
- 10 In beiden Ausführungsbeispielen weist die niederohmige Spule dabei einen mittleren eingeschriebenen Durchmesser von bspw. 4 mm auf. Die äußere Spulengeometrie kann beliebig gestaltet sein, bevorzugt wird allerdings eine achteckige Geometrie gewählt, die nicht gleichseitig ge-
- 15 wählt sein muß, um eine bestmögliche Anpassung an die quadratische bzw. rechteckige Chipgeometrie zu erreichen.

#### Patentansprüche

- 1. Datenträger für Identifikationssysteme, der eine oder mehrere integrierte Schaltungen und eine mit diesen verbundene ggf. in mehrere Bereiche aufgeteilte Spulenanordnung enthält, die im wesentlichen direkt oberhalb der aktiven Halbleiterflächen auf dem Chip auf Teilbereichen der obersten Leitbahnstrukturen aufgebracht sind, dadurch gekennzeichnet, daß zumindest niederohmige Bereiche der Spulenanordnung ausschließlich auf dem Chip selbst mit einer Ausdehnung des Spulenleitbahnquerschnitts parallel zur Chipnormalen größer als 5 μm monolithisch aufgebracht sind.
- Datenträger für Identifikationssysteme nach Anspruch 1., dadurch gekennzeichnet, daß zumindest die niederchmigen Spulenbereiche aus einem anderen Material niedrigeren spezifischen Widerstands als dem der Leitungsbahnbereiche gebildet sind.
- 3. Datenträger für Identifikationssysteme nach einem der vorhergehenden Ansprüche, dadurch gekennzeichnet, daß zumindest diejenige Teilspule, die die niederohmigste ist im Leitungsbahnquerschnitt derart gestaltet ist, daß sie einen Flächenwiderstand ≤5 m?/□ aufweist.
- 4. Datenträger für Identifikationssysteme nach einem der vorhergehenden Ansprüche, dadurch gekennzeichnet, daß die niederohmige Spule im wesentlichen aus Gold gefertigt ist.
- 5. Datenträger für Identifikationssysteme nach einem der vorhergehenden Ansprüche, dadurch gekennzeichnet, daß wenigstens die niederohmige Spule nach dem Verfahren der Bump-Technologie gefertigt ist.

## **ERSATZBLATT**

-BNSDOCID: <WO\_\_\_\_\_9208209A1\_I\_>

1/2

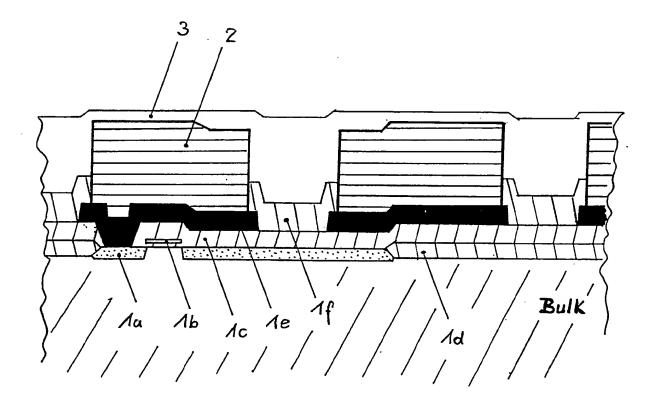


Fig. 1

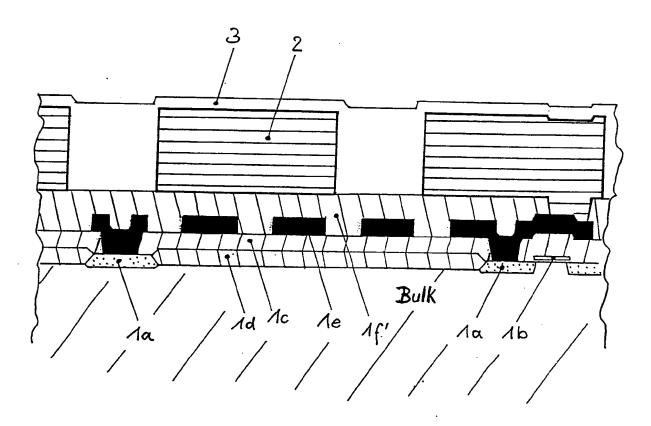


Fig. 2

# INTERNATIONAL SEARCH REPORT

LCIAS	SIEICATIO	N OF CUR IFOT MATTER (if coveral class		DE 91/00803	
		N OF SUBJECT MATTER (If several class on all Patent Classification (IPC) or to both N			
	5	G 60 K 19/06			
II. FIELD	S SEARCH	IED			
		Minimum Docum	entation Searched 7		
Classificati	on System		Classification Symbols		
	_				
Int	.Cl.5	G 06 K			
			than Minimum Documentation ts are Included in the Fields Searched *	,	
III. DOCU		ONSIDERED TO BE RELEVANT?			
Category •	Citati	on of Document, 11 with indication, where ap	propriate, of the relevant passages 12	Relevant to Claim No. 13	
Α	WO, A, 8 905 067 (UNISCAN LTD) 1 June 1989 see abstract; claims 1,9,11; figure 18 see page 8, line 13 - page 10, line 6 see page 31, line 6 - line 27			1-2	
A	DE,	A, 3 721 822 (PHILIPS) (cited in the application see the whole document	1-2		
А	FR,	A, 2 610 754 (KABUSHIKI see abstract; claims 1-2 see page 5, line 28 - page 5	1-2		
A .	EP, A, O 180 380 (AMERICAN TELEPHON & TELEGRAPH COMPANY) 7 May 1986, see page 3, line 32 - page 4, line 5; claims 1-6; figure 1			1	
<ul> <li>Special categories of cited documents: 10</li> <li>"A" document defining the general state of the art which is not considered to be of particular relevance</li> <li>"E" earlier document but published on or after the international filing date</li> <li>"L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)</li> <li>"O" document referring to an oral disclosure, use, exhibition or other means</li> <li>"P" document published prior to the international filing date but later than the priority date claimed</li> <li>"CERTIFICATION</li> </ul>					
Date of the Actual Completion of the International Search  Date of Mailing of this International Search Report					
14 J	lanuary	1992 (14.01.92)	12 February 1992 (12.	02.92)	
International Searching Authority Signature of Authorized Officer					
European Patent Office					

Form PCT/ISA/210 (second sheet) (January 1985)

## ANNEX TO THE INTERNATIONAL SEARCH REPORT ON INTERNATIONAL PATENT APPLICATION NO. DE 9100803 SA

This annex lists the patent family members relating to the patent documents cited in the above-mentioned international search report. The members are as contained in the European Patent Office EDP file on The European Patent Office is in no way liable for these particulars which are merely given for the purpose of information. 14/01/92

Patent document cited in search report-	Publication date	- :	Patent family member(s)		Publication date	
WO-A-8905067	01-06-89	AU-A- EP-A- JP-T-	2781089 0393089 3502032	24	1-06-89 1-10-90 9-05-91	
DE-A-3721822	10-11-88	None				
FR-A-2610754	12-08-88	JP-A- DE-A,C US-A-	63193896 3803474 4910394	18	 1-08-88 3-08-88 0-03-90	
EP-A-0180380	07-05-86	US-A- CA-A- JP-A-	4692604 1237815 61107488	07	8-09-87 7-06-88 8-05-86	

For more details about this annex: see Official Journal of the European Patent Office, No. 12/82

INTERNATIONALER RECHERCHENBERICHT PCT/DE 91/00803 Internationales Aktenzeichen I. KLASSIFIKATION DES ANMELDUNGSGEGENSTANDS (bei mehreren Klassifikationssymbolen sind alle anzugeben) Nach der Internationalen Patentklassifikation (IPC) oder nach der nationalen Klassifikation und der IPC Int.Kl. 5 G06K19/06 II. RECHERCHIERTE SACHGEBIETE Recherchierter Mindestprüfstoff 7 Klassifikationssymbole Klassifikationssytem Int.K1. 5 **G06K** Recherchierte nicht zum Mindestprüfstoff gehörende Veröffentlichungen, soweit diese unter die recherchierten Sachgebiete fallen III. EINSCHLAGIGE VEROFFENTLICHUNGEN 9 Betr. Anspruch Nr.13 Kennzeichnung der Veröffentlichung 11, soweit erforderlich unter Angabe der maßgeblichen Teile 12 1-2 WO,A,8 905 067 (UNISCAN LTD) 1. Juni 1989 A siehe Zusammenfassung; Ansprüche 1,9,11; Abbildung 18 siehe Seite 8, Zeile 13 - Seite 10, Zeile 6 siehe Seite 31, Zeile 6 - Zeile 27 DE,A,3 721 822 (PHILIPS) 10. November 1988 1-2 A in der Anmeldung erwähnt siehe das ganze Dokument 1-2 FR,A,2 610 754 (KABUSHIKI) 12. August 1988 siehe Zusammenfassung; Ansprüche 1-2; Abb11dungen 4-6 siehe Seite 5, Zeile 28 - Seite 6, Zeile 20  $^{\circ}$  Besondere Kategorien von angegebenen Veröffentlichungen  $^{10}$ : "T" Spätere Veröffentlichung, die nach dem internationalen An-meldedatum oder dem Priorititsdatum veröffentlicht worden ist und mit der Anmeldung nicht kollidiert, sondern nur zum Verständnis des der Erfindung zugrundeliegenden Prinzips oder der ihr zugrundeliegenden Theorie angegeben ist Veröffentlichung, die den allgemeinen Stand der Technik definiert, aber nicht als besonders bedeutsam anzusehen ist "E" älteres Dokument, das jedoch erst am oder nach dem interna-tionalen Anmeldedatum veröffentlicht worden ist "L" Veröffentlichung, die geeignet ist, einen Prioritätsanspruch zweifelhaft erscheinen zu lassen, oder durch die das Veröf-fentlichungsdatum einer anderen im Recherchenbericht ge-nannten Veröffentlichung belegt werden soll oder die aus ein anderen besonderen Grund angegeben ist (wie ausgefuhrt) "X" Veröffentlichung von besonderer Bedeutung; die beanspruch-te Erfindung kann nicht als neu oder auf erfinderischer Tätigkeit beruhend betrachtet werden "Y" Veröffentlichung von besonderer Bedeutung; die beanspruch-te Erfindung kann nicht als auf erfinderischer Tätigkeit be-ruhend betrachtet werden, wenn die Veröffentlichung mieseit einer oder menreren anderen Veröffentlichungen dieser Kate-gorie in Verbindung gebracht wird und diese Verbindung für einen Fachmann naheliegend ist "O" Veröffentlichung, die sich auf eine mündliche Offenbarung, eine Benutzung, eine Ausstellung oder andere Malinahmen Veröffentlichung, die vor dem internationalen Anmededa-tum, aber nach dem beanspruchten Prioritätsdatum veröffent-licht worden ist "&" Veröffentlichung, die Mitglied derselben Patentfamilie ist IV. BESCHEINIGUNG Absendedatum des internationalen Recherchenberichts Datum des Abschlusses der internationalen Recherche 1 2. 02. 92 14.JANUAR 1992

Unterschrift des bevollmächtigten Bediensteten

BEAUCE G.Y.G.

George

Formblett PCT/ISA/210 (Blatt 2) (James 1985)

**EUROPAISCHES PATENTAMT** 

Internationale Recherchenbehörde

II. EINSCHI	Internationales Aktenzeichen  LAGIGE VEROFFENTLICHUNGEN (Fortsetzung von Biatt 2)						
Art °	AGIGE VEROFFENTLICHUNGEN (Fortsetzung von Blatt 2)  Kennzeichnung der Veröffentlichung, soweit erforderlich unter Angabe der maßgeblichen Teile	Betr. Anspruch Nr.					
		DEU. ADSPRUCE NF.					
	EP,A,O 180 380 (AMERICAN TELEPHON & TELEGRAPH COMPANY) 7. Mai 1986 siehe Seite 3, Zeile 32 - Seite 4, Zeile 5; Ansprüche 1-6; Abbildung 1	1					
	Ansprüche 1-6; Abbildung 1						
	- · · · · · · · · · · · · · · · · · · ·						
		•					
		·					

## ANHANG ZUM INTERNATIONALEN RECHERCHENBERICHT ÜBER DIE INTERNATIONALE PATENTANMELDUNG NR.

DE 9100803 SA 52142

In diesem Anhang sind die Mitglieder der Patentfamilien der im obengenannten internationalen Recherchenbericht angeführten

Patentdokumente angegeben. Die Angaben über die Familienmitglieder entsprechen dem Stand der Datei des Europäischen Patentamts am Diese Angaben dienen nur zur Unterrichtung und erfolgen ohne Gewähr.

14/01/92

Im Recherchenbericht angeführtes Patentdokument	Datum der Veröffentlichung		Aitglied(er) der Patentfamilie	Datum der Veröffentlichung	
WO-A-8905067	01-06-89	AU-A- EP-A- JP-T-	2781089 0393089 3502032	24	1-06-89 1-10-90 0-05-91
DE-A-3721822	10-11-88	Keine			
FR-A-2610754	12-08-88	JP-A- DE-A,C US-A-	63193896 3803474 4910394	18	-08-88 -08-88 -03-90
EP-A-0180380	07-05-86	US-A- CA-A- JP-A-	4692604 1237815 61107488	07	 -09-87 -06-88 -05-86

**EPO PORM P0473** 

Für nähere Einzelheiten zu diesem Anhang : siehe Amtsblatt des Europäischen Patentamts, Nr.12/82

THIS PAGE BLANK (USPTO)